



香港大學  
THE UNIVERSITY OF HONG KONG

香港大學工程學院  
電機電子工程系  
助理教授蘇國希博士

## 簡歷

蘇國希博士分別於 1998 年, 2000 年, 以及 2007 年獲得加利福尼亞大學伯克萊分校電子工程與電腦科學學士、碩士及博士學位。2007 年加入香港大學工作, 現在為電機電子工程系助理教授。

他的研究著作先後刊登在 ACM Transactions on Embedded Computing Systems (TECS), IEEE Micro, ACM Computer Architecture News, International Journal of Circuit Theory and Applications (IJCTA), 及 IEEE Transactions on Consumer Electronics。

2007 年加入香港大學之前, 他在伯克萊無線研究中心(BWRC)開發了用於 BEE2 FPGA 平台的 BORPH 操作系統。在 Xilinx 研究實驗室作實習生時, 他也開發了一個虛擬文件系統以作 FPGA 運行時重配置。

2013 年, 他因在高能效高性能異構電腦系統方面的出色工作獲得裘槎前瞻科研大獎。曾擔任多個會議程式委員, 並分別在 2014 年 FPT 會議以及第五屆 HEART 會議擔任程式委員會合作主席。

他的研究主要在設計異構可重構電腦系統及其在醫學影像系統和數據分析上的應用。此外, 他尤其關注透過軟硬件設計以改善數據處理的研究, 增強數據處理的能源效率, 並最終使此科技能有效地應用於主流數據中心內。

## 獎項

- |         |                |
|---------|----------------|
| 2013    | 裘槎基金會 裘槎前瞻科研大獎 |
| 2012    | 香港大學 傑出教學獎(團隊) |
| 2011-12 | 香港大學 工程學院最佳教師獎 |

